

## Informationen zur Recherchenstrategie

Pilotphase (vgl. ABI. EPA 2015, A86)

Die Art der auf diesem Blatt enthaltenen Informationen kann sich während des Pilotprojekts zur Verbesserung des Nutzens dieses neuen Dienstes ändern.

Anmeldenummer

PCT/EP2018/062978

ERFINDUNGSBEZEICHNUNG: HALBLEITERCHIP MIT INNEREN TERRASSENÄHNLICHEN STUFEN UND VERFAHREN ZUR HERSTELLUNG EINES HALBLEITERCHIPS

ANMELDER: OSRAM OPTO SEMICONDUCTORS GMBH

IPC-KLASSIFIKATION: H01L33/00, H01L33/14, H01L33/20, H01L33/38, H01L33/24, H01L33/32, H01L33/16

PRÜFER: Albrecht, Claus

KONSULTIERTE DATENBANKEN: EPODOC, WPI

KLASSIFIKATIONSSYMBOLLE, DIE DEN RECHERCHENUMFANG DEFINIEREN:

IPC:

CPC: H01L33/0075, H01L33/14, H01L33/20, H01L33/32, H01L33/38, H01L2933/0016, H01L33/24, H01L33/16, H01L33/36

FI/F-TERMS:

SCHLAGWÖRTER ODER SONSTIGE ELEMENTE, IN DENEN DIE ERFINDUNG VORKOMMT:  
Halbleiterchips, Stromaufweitungsschicht, Kontaktstruktur, aktive Schicht, Treppen-artige Halbleiterstrukturen, Durchlassspannung, Leiterbahnen mit lateraler Orientierung in Bezug zu den lateralen Orientierungen der inneren Stufen, ..