

(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局

(43) 国際公開日
2018年12月6日(06.12.2018)



(10) 国際公開番号

WO 2018/220668 A1

- (51) 国際特許分類:
H03F 1/32 (2006.01) H03F 3/21 (2006.01)
- (21) 国際出願番号: PCT/JP2017/019892
- (22) 国際出願日: 2017年5月29日(29.05.2017)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (71) 出願人:三菱電機株式会社(MITSUBISHI ELECTRIC CORPORATION) [JP/JP]; 〒1008310 東京都千代田区丸の内二丁目7番3号 Tokyo (JP).
- (72) 発明者:鳥居 拓真(TORII, Takuma); 〒1008310 東京都千代田区丸の内二丁目7番3号 三菱電機株式会社内 Tokyo (JP). 半谷 政毅(HANGAI, Masatake); 〒1008310 東京都千代田区丸の内二丁目7番3号 三菱電機株式会社内 Tokyo (JP). 山中 宏治(YAMANAKA, Koji); 〒1008310 東京都千代田区丸の内二丁目7番3号 三菱電機

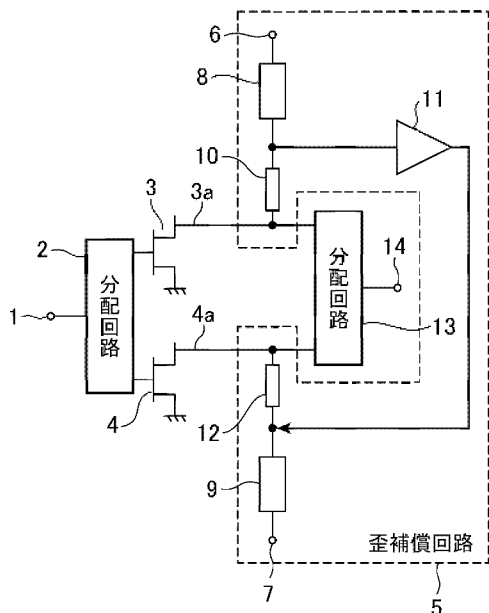
株式会社内 Tokyo (JP). 石田 多華生(ISHIDA, Takao); 〒1008310 東京都千代田区丸の内二丁目7番3号 三菱電機株式会社内 Tokyo (JP). 江口 慎一(EGUCHI, Shinichi); 〒1008310 東京都千代田区丸の内二丁目7番3号 三菱電機株式会社内 Tokyo (JP). 畑本 幹夫(HATAMOTO, Mikio); 〒1008310 東京都千代田区丸の内二丁目7番3号 三菱電機株式会社内 Tokyo (JP).

(74) 代理人:田澤 英昭, 外(TAZAWA, Hideaki et al.); 〒1000014 東京都千代田区永田町二丁目1番4号 赤坂山王センタービル5階 Tokyo (JP).

(81) 指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, JP, KE, KG, KH, KN, KP, KR, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA,

(54) Title: POWER AMPLIFIER

(54) 発明の名称: 電力増幅器



2, 14 Distribution circuit
5 Distortion compensation circuit

(57) Abstract: The present invention is provided with a distortion compensation circuit (5) that amplifies the amplitude of a differential frequency component which is a component of a frequency difference f_d between a first frequency f_l and a second frequency f_h which are included in a first amplification signal output by a first amplifier (3), and that shifts the phase of the differential frequency component and applies the amplified and phase-shifted differential frequency component to an output terminal (4a) of a second amplifier (4), wherein a synthesis circuit (13) is configured to synthesize the first amplification signal output by the first amplifier (3) and a signal appearing at the output terminal (4a) of the second amplifier (4).

(57) 要約: 第1の増幅器(3)から出力された第1の増幅信号に含まれている第1の周波数 f_l と第2の周波数 f_h との差分の周波数 f_d の成分である差分周波数成分の振幅を増幅するとともに、差分周波数成分の位相を移相し、増幅及び移相後の差分周波数成分を第2の増幅器(4)の出力端子(4a)に与える歪補償回路(5)を設け、合成回路(13)が、第1の増幅器(3)から出力された第1の増幅信号と、第2の増幅器(4)の出力端子(4a)に現れている信号とを合成するように構成する。



WO 2018/220668 A1

MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA,
NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA,
RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, SM,
ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG,
US, UZ, VC, VN, ZA, ZM, ZW.

- (84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, ST, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, RU, TJ, TM), ヨーロッパ (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG).

添付公開書類 :

- 一 国際調査報告 (条約第21条(3))

明 細 書

発明の名称：電力増幅器

技術分野

[0001] この発明は、第1の周波数の信号及び第2の周波数の信号を含んでいる入力信号を増幅する電力増幅器に関するものである。

背景技術

[0002] 例えば、無線通信装置は、送信信号を増幅するために電力増幅器を用いることがある。

ただし、無線通信装置は、電力増幅器が送信信号を増幅すると、電力増幅器の非線形性によって、送信信号に非線形歪みが生じて、送信信号の信号品質が劣化するため、非線形歪みを補償する必要がある。

例えば、第1の周波数 f_l の信号及び第2の周波数 f_h の信号を含んでいる入力信号が電力増幅器に入力されると、電力増幅器の非線形性によって、第1の周波数 f_l と、第2の周波数 f_h との差分の周波数 f_d ($= f_h - f_l$) の電力が発生する。また、第1の周波数 f_l から差分の周波数 f_d だけ離れている周波数 f_{l3} ($= f_l - f_d$) の信号と、第2の周波数 f_h から差分の周波数 f_d だけ離れている周波数 f_{h3} ($= f_h + f_d$) の信号とが歪成分として発生する。 $f_l < f_h$ である。

[0003] 以下の特許文献1には、非線形歪みを補償することが可能な電力増幅器が開示されている。

この電力増幅器は、第1の周波数 f_l の信号及び第2の周波数 f_h の信号を含んでいる入力信号を2つに分配する分配回路と、分配回路により分配された一方の入力信号を増幅する第1の増幅器と、分配回路により分配された他方の入力信号を増幅する第2の増幅器とを備えている。

また、この電力増幅器は、第1の増幅器に対する第1のバイアス回路と、第2の増幅器に対する第2のバイアス回路とを備えている。

第1のバイアス回路における差分の周波数 f_d でのインピーダンスの虚部

と、第2のバイアス回路における差分の周波数 f_d でのインピーダンスの虚部とは、符号が逆で、かつ、振幅が同じ大きさとなるように構成されている。

これにより、第1の増幅器から出力される歪成分と、第2の増幅器から出力される歪成分とが互いに逆相となり、歪成分のみが逆相合成されるので、歪成分が抑圧される。

なお、第1及び第2のバイアス回路のインピーダンスは、コンデンサ及びインダクタの定数によって決定されている。

先行技術文献

特許文献

[0004] 特許文献1：特開2002-100941号公報

発明の概要

発明が解決しようとする課題

[0005] 従来の電力増幅器が備えている第1及び第2のバイアス回路のインピーダンスは、コンデンサ及びインダクタの定数によって決定され、コンデンサ及びインダクタの定数は、入力された信号の周波数だけでなく、電力増幅器の安定化を図る観点も考慮して設計される。このため、歪成分が十分に抑圧されるように、第1及び第2のバイアス回路のインピーダンスが設計されるとは限らない。その結果、歪成分を十分に抑圧することができず、信号品質が劣化してしまうことがあるという課題があった。

また、コンデンサとインダクタが共振を生じる周波数が存在し、共振周波数が第1の周波数 f_l 又は第2の周波数 f_h の近傍であれば、電力増幅器の歪特性が著しく劣化する。このため、共振周波数が第1の周波数 f_l 又は第2の周波数 f_h の近傍である場合には、歪成分を十分に抑圧することができず、信号品質が劣化してしまうという課題があった。

[0006] この発明は上記のような課題を解決するためになされたもので、入力信号に含まれている信号の周波数にかかわらず、非線形性によって生じた歪成分

を抑圧することができる電力増幅器を得ることを目的とする。

課題を解決するための手段

[0007] この発明に係る電力増幅器は、第1の周波数の信号及び第2の周波数の信号を含んでいる入力信号を分配する分配回路と、分配回路により分配された一方の入力信号を増幅し、増幅後の入力信号として第1の増幅信号を出力する第1の増幅器と、分配回路により分配された他方の入力信号を増幅し、増幅後の入力信号として第2の増幅信号を出力する第2の増幅器と、第1の増幅器から出力された第1の増幅信号に含まれている第1の周波数と第2の周波数との差分の周波数の成分である差分周波数成分の振幅を増幅するとともに、差分周波数成分の位相を移相し、増幅及び移相後の差分周波数成分を第2の増幅器の出力端子に与える歪補償回路とを設け、合成回路が、第1の増幅器から出力された第1の増幅信号と、第2の増幅器の出力端子に現れている信号とを合成するようにしたものである。

発明の効果

[0008] この発明によれば、第1の増幅器から出力された第1の増幅信号に含まれている第1の周波数と第2の周波数との差分の周波数の成分である差分周波数成分の振幅を増幅するとともに、差分周波数成分の位相を移相し、増幅及び移相後の差分周波数成分を第2の増幅器の出力端子に与える歪補償回路を設け、合成回路が、第1の増幅器から出力された第1の増幅信号と、第2の増幅器の出力端子に現れている信号とを合成するように構成したので、入力信号に含まれている信号の周波数にかかわらず、非線形性によって生じた歪成分を抑圧することができる効果がある。

図面の簡単な説明

[0009] [図1]この発明の実施の形態1による電力増幅器を示す構成図である。

[図2]信号に含まれている周波数の成分を示す説明図である。

[図3]第1の増幅器3の出力端子3aから第1のバイアス回路10を見たインピーダンスを示す周波数特性図である。

[図4]図3に示す周波数特性を有するバイアス回路8, 9, 10, 12を実装

している電力増幅器で発生する相互変調歪の解析結果を示す説明図である。

[図5]実施の形態1において、 $N = 2$ の場合の電力増幅器を示す構成図である。

[図6]この発明の実施の形態2による電力増幅器を示す構成図である。

[図7]この発明の実施の形態3による電力増幅器を示す構成図である。

発明を実施するための形態

[0010] 以下、この発明をより詳細に説明するために、この発明を実施するための形態について、添付の図面に従って説明する。

[0011] 実施の形態1.

図1は、この発明の実施の形態1による電力増幅器を示す構成図である。

図1において、入力端子1は、第1の周波数 f_l の信号及び第2の周波数 f_h の信号を含んでいる入力信号を入力する端子である。 $f_l < f_h$ である。入力信号は、低周波の電圧又は電流の信号であってもよいし、高調波の電圧又は電流の信号であってもよい。

分配回路2は、入力端子1から入力された入力信号を2つに分配し、2つに分配した一方の入力信号を第1の入力信号として第1の増幅器3に出力し、2つに分配した他方の入力信号を第2の入力信号として第2の増幅器4に出力する回路である。

[0012] 第1の増幅器3は、分配回路2から出力された第1の入力信号を増幅し、増幅後の第1の入力信号を第1の増幅信号として出力する。

図1では、第1の増幅器3が、ソース端子が接地されているトランジスタである例を示しており、トランジスタのゲート端子が分配回路2と接続され、トランジスタのドレイン端子が歪補償回路5と接続されている。この例では、トランジスタのドレイン端子が、第1の増幅器3の出力端子3aに対応する。

[0013] 第2の増幅器4は、分配回路2から出力された第2の入力信号を増幅し、増幅後の第2の入力信号を第2の増幅信号として出力する。

図1では、第2の増幅器4が、ソース端子が接地されているトランジスタ

である例を示しており、トランジスタのゲート端子が分配回路2と接続され、トランジスタのドレイン端子が歪補償回路5と接続されている。この例では、トランジスタのドレイン端子が、第2の増幅器4の出力端子4aに対応する。

[0014] 歪補償回路5は、第1の増幅器3から出力された第1の増幅信号に含まれている第1の周波数 f_l と第2の周波数 f_h との差分の周波数 f_d の成分である差分周波数成分の振幅を増幅するとともに、周波数 f_d の差分周波数成分の位相を移相し、増幅及び移相後の差分周波数成分を第2の増幅器4の出力端子4aに与える回路である。

この実施の形態1では、歪補償回路5が、周波数 f_d の差分周波数成分の振幅を2倍に増幅して、周波数 f_d の差分周波数成分の位相を180度移相する例を説明する。

[0015] 電源端子6は、第1の増幅器3に供給する電力を入力する端子である。

電源端子7は、第2の増幅器4に供給する電力を入力する端子である。

バイアス回路8は、例えば、抵抗、コンデンサ、インダクタ及び伝送線路で実現される回路であり、一端が電源端子6と接続されている。

バイアス回路8は、電源端子6から入力された電力に含まれているノイズ成分を除去するとともに、第1の増幅器3の発振を抑圧するように作用する。

バイアス回路9は、例えば、抵抗、コンデンサ、インダクタ及び伝送線路で実現される回路であり、一端が電源端子7と接続されている。

バイアス回路9は、電源端子7から入力された電力に含まれているノイズ成分を除去するとともに、第2の増幅器4の発振を抑圧するように作用する。

[0016] 第1のバイアス回路10は、例えば、伝送線路及びキャパシタで実現される。

第1のバイアス回路10は、一端が第1の増幅器3の出力端子3aと接続され、他端がバイアス回路8の他端及び第3の増幅器11の入力端子と接続

されている。

第1のバイアス回路10は、第1の増幅器3から出力された第1の増幅信号に含まれている成分のうち、周波数 f_d の差分周波数成分のみを通過させるとともに、電源端子6から入力された電力を通過させる回路である。

第3の増幅器11は、例えば、電圧増幅器、電流増幅器又は電力増幅器で実現され、周波数 f_d の差分周波数成分の増幅率が2倍で、周波数 f_d の差分周波数成分の通過位相が180度である。

したがって、第3の増幅器11は、第1のバイアス回路10を通過してきた周波数 f_d の差分周波数成分の振幅を2倍に増幅するとともに、周波数 f_d の差分周波数成分の位相を180度移相し、増幅及び移相後の差分周波数成分を出力する。

[0017] 第2のバイアス回路12は、例えば、伝送線路及びキャパシタで実現される。

第2のバイアス回路12は、一端が第2の増幅器4の出力端子4aと接続され、他端がバイアス回路9の他端及び第3の増幅器11の出力端子と接続されている。

第2のバイアス回路12は、第3の増幅器11の出力信号を第2の増幅器4の出力端子4aに与える回路である。

即ち、第2のバイアス回路12は、第3の増幅器11から出力された増幅及び移相後の差分周波数成分と、電源端子7から入力された電力とを通過させる回路である。

[0018] 合成回路13は、第1の増幅器3の出力端子3aから出力された第1の増幅信号と、第2の増幅器4の出力端子4aに現れている信号とを合成し、合成した信号を出力端子14に出力する回路である。

出力端子14は、合成回路13から出力された合成信号を出力する端子である。

[0019] 次に動作について説明する。

図2は、信号に含まれている周波数の成分を示す説明図である。

分配回路 2 は、図 2 に示すように、入力端子 1 から、第 1 の周波数 f_l の信号及び第 2 の周波数 f_h の信号を含んでいる入力信号が入力されると、入力信号を 2 つに分配する。

分配回路 2 は、2 つに分配した一方の入力信号を第 1 の入力信号として第 1 の増幅器 3 に出力し、2 つに分配した他方の入力信号を第 2 の入力信号として第 2 の増幅器 4 に出力する。

[0020] 第 1 の増幅器 3 は、分配回路 2 から第 1 の入力信号を受けると、第 1 の入力信号を増幅し、増幅後の第 1 の入力信号を第 1 の増幅信号として歪補償回路 5 に出力する。

このとき、第 1 の増幅器 3 が持つ非線形性によって、第 1 の増幅器 3 の出力端子 3 a には、図 2 に示すように、第 1 の周波数 f_l の信号と、第 2 の周波数 f_h の信号との差分の周波数 $f_d (= f_h - f_l)$ の成分である差分周波数成分が発生する。

また、第 1 の増幅器 3 が持つ非線形性によって、第 1 の増幅器 3 の出力端子 3 a には、図 2 に示すように、第 1 の周波数 f_l から差分の周波数 f_d だけ離れている周波数 $f_{l3} (= f_l - f_d)$ の信号と、第 2 の周波数 f_h から差分の周波数 f_d だけ離れている周波数 $f_{h3} (= f_h + f_d)$ の信号とが歪成分として発生する。この歪成分は、相互変調歪みと呼ばれる。

[0021] 第 2 の増幅器 4 は、分配回路 2 から第 2 の入力信号を受けると、第 2 の入力信号を増幅し、増幅後の第 2 の入力信号を第 2 の増幅信号として歪補償回路 5 に出力する。

このとき、第 2 の増幅器 4 が持つ非線形性によって、第 2 の増幅器 4 の出力端子 4 a には、第 1 の周波数 f_l の信号と、第 2 の周波数 f_h の信号との差分の周波数 $f_d (= f_h - f_l)$ の成分である差分周波数成分が発生する。

また、第 2 の増幅器 4 が持つ非線形性によって、歪成分である相互変調歪みが生じる。第 2 の増幅器 4 の出力端子 4 a に現れる歪成分については後述する。

[0022] 第1のバイアス回路10は、第1の増幅器3から出力された第1の増幅信号に含まれている成分のうち、周波数 f_d の差分周波数成分のみを通過させる。

このため、第3の増幅器11には、図2に示すように、周波数 f_d の差分周波数成分が与えられる。

第3の増幅器11は、第1のバイアス回路10を通過してきた周波数 f_d の差分周波数成分の振幅を2倍に増幅するとともに、周波数 f_d の差分周波数成分の位相を180度移相し、増幅及び移相後の差分周波数成分を出力する。

これにより、第3の増幅器11の出力信号の位相は、図2に示すように、第3の増幅器11の入力信号の位相と逆相になっている。

また、第3の増幅器11の出力信号の振幅は、図2に示すように、第3の増幅器11の入力信号の振幅の2倍になっている。

[0023] 第2のバイアス回路12は、第3の増幅器11の出力信号を第2の増幅器4の出力端子4aに与える。

このため、第2の増幅器4の出力端子4aにおいて、非線形性によって発生している周波数 f_d の差分周波数成分と、第3の増幅器11の出力信号とが合成される。

非線形性によって発生している周波数 f_d の差分周波数成分の位相と、第3の増幅器11の出力信号の位相とは、逆相である。

また、第3の増幅器11の出力信号の振幅は、非線形性によって発生している周波数 f_d の差分周波数成分の振幅の2倍である。

したがって、第2の増幅器4の出力端子4aに現れる周波数 f_d の差分周波数成分の位相は、図2に示すように、第1の増幅器3の出力端子3aに現れる周波数 f_d の差分周波数成分の位相と逆相となる。

また、第2の増幅器4の出力端子4aに現れる周波数 f_d の差分周波数成分の振幅は、図2に示すように、第1の増幅器3の出力端子3aに現れる周波数 f_d の差分周波数成分の振幅と同じなる。

[0024] また、第2の増幅器4が持つ非線形性によって、周波数 f_l3 の信号と、周波数 f_h3 の信号とが歪成分として、第2の増幅器4の出力端子4aに発生することは上述した通りである。

このとき、第2の増幅器4の出力端子4aに現れる周波数 f_d の差分周波数成分の位相と、第1の増幅器3の出力端子3aに現れる周波数 f_d の差分周波数成分の位相とが逆相である。このため、第2の増幅器4の出力端子4aに発生する周波数 f_l3 の信号及び周波数 f_h3 の信号の位相と、第1の増幅器3の出力端子3aに発生する周波数 f_l3 の信号及び周波数 f_h3 の信号の位相とは、図2に示すように、逆位相となる。

[0025] 合成回路13は、図2に示すように、第1の増幅器3の出力端子3aから出力された第1の増幅信号と、第2の増幅器4の出力端子4aに現れている信号とを合成し、合成した信号を出力端子14に出力する。

なお、第1の増幅器3の出力端子3aに現れる周波数 f_d の差分周波数成分と、第2の増幅器4の出力端子4aに現れる周波数 f_d の差分周波数成分とは、合成回路13に含まれている低域遮断コンデンサの作用によって、出力端子14には出力されない。

[0026] また、第1の増幅器3の出力端子3aに現れる周波数 f_l3 の信号及び周波数 f_h3 の信号と、第2の増幅器4の出力端子4aに現れる周波数 f_l3 の信号及び周波数 f_h3 の信号とは、位相が逆相であるため、互いに打ち消される。したがって、図2に示すように、合成回路13から出力される歪成分である周波数 f_l3 の信号及び周波数 f_h3 の信号は低減される。

第1の増幅器3の出力端子3aに現れる第1の周波数 f_l の信号及び第2の周波数 f_h の信号と、第2の増幅器4の出力端子4aに現れる第1の周波数 f_l の信号及び第2の周波数 f_h の信号とは、位相が同相であるため、互いに打ち消し合うことがない。したがって、図2に示すように、合成回路13から第1の周波数 f_l の信号及び第2の周波数 f_h の信号が出力される。

[0027] ここで、図3は、第1の増幅器3の出力端子3aから第1のバイアス回路10を見たインピーダンスを示す周波数特性図である。図3より、80MH

zの近傍で共振が生じていることが確認される。

図4は、図3に示す周波数特性を有するバイアス回路8, 9, 10, 12を実装している電力増幅器で発生する相互変調歪の解析結果を示す説明図である。

図4では、相互変調歪のうち、三次相互変調歪についての離調周波数依存性の解析結果を示している。

図4において、Aは、第3の増幅器11を実装している場合の相互変調歪の解析結果を示し、Bは、第3の増幅器11を実装していない場合の相互変調歪の解析結果を示している。

第3の増幅器11を実装していない場合、図3で確認される共振周波数の近傍において、相互変調歪レベルが増大しており、電力増幅器の歪特性が劣化していることが確認される。

第3の増幅器11を実装している場合、離調周波数によらず、概ね一定の相互変調歪レベルであり、電力増幅器の歪特性が低歪な特性となっていることが確認される。

[0028] 以上で明らかなように、この実施の形態1によれば、第1の増幅器3から出力された第1の増幅信号に含まれている第1の周波数 f_l と第2の周波数 f_h との差分の周波数 f_d の成分である差分周波数成分の振幅を増幅するとともに、差分周波数成分の位相を移相し、増幅及び移相後の差分周波数成分を第2の増幅器4の出力端子4aに与える歪補償回路5を設け、合成回路13が、第1の増幅器3から出力された第1の増幅信号と、第2の増幅器4の出力端子4aに現れている信号とを合成するように構成したので、入力信号に含まれている信号の周波数にかかわらず、非線形性によって生じた歪成分を抑圧することができる効果を奏する。

[0029] この実施の形態1では、第3の増幅器11における周波数 f_d の差分周波数成分の増幅率が2倍で、周波数 f_d の差分周波数成分の通過位相が180度である例を示している。

しかし、第1の増幅器3の出力端子3aに現れる周波数 f_d の差分周波数

成分と、第2の増幅器4の出力端子4 aに現れる周波数 f_d の差分周波数成分との位相が完全な逆相で、かつ、振幅が完全に同じでなくても、合成回路1 3から出力される歪成分である f_{l3} の信号及び周波数 f_{h3} の信号は低減される。

このため、第3の増幅器1 1における周波数 f_d の差分周波数成分の増幅率は、約2倍であればよい。また、第3の増幅器1 1における周波数 f_d の差分周波数成分の通過位相は、約180度であればよい。

[0030] この実施の形態1では、第1の増幅器3及び第2の増幅器4を備えており、分配回路2が入力信号を第1の増幅器3及び第2の増幅器4に分配し、合成回路1 3が第1の増幅器3及び第2の増幅器4の出力信号を合成する例を示している。

しかし、これは一例に過ぎず、第1の増幅器3及び第2の増幅器4の組をN組（Nは2以上の整数）備え、分配回路2が入力信号をN組の第1の増幅器3及び第2の増幅器4に分配し、合成回路1 3がN組の第1の増幅器3及び第2の増幅器4の出力信号を合成するようにしてもよい。

図5は、実施の形態1において、 $N=2$ の場合の電力増幅器を示す構成図である。図5において、線路3 0は、第1の増幅器3の出力端子3 aと第2の増幅器4の出力端子4 aとを結んでいる線路である。

[0031] この実施の形態1では、分配回路2により分配される入力信号が、第1の周波数 f_l の信号及び第2の周波数 f_h の信号を含んでいる入力信号である例を示しているが、第1の周波数 f_l 及び第2の周波数 f_h を含む帯域幅を有する入力信号であってもよい。

帯域幅を有する入力信号の場合、歪成分として、周波数 f_{l3} の信号及び周波数 f_{h3} の信号が、第1の増幅器3の出力端子3 a及び第2の増幅器4の出力端子4 aのそれぞれに現れるほか、例えば、帯域幅における下限の周波数と、帯域幅における上限の周波数との差分の周波数の成分が、第1の増幅器3の出力端子3 a及び第2の増幅器4の出力端子4 aのそれぞれに現れる。

具体的には、帯域幅における下限の周波数が f_l' 、帯域幅における上限の周波数が f_h' であるとする、第1の増幅器3が持つ非線形性によって、第1の増幅器3の出力端子3aには、周波数 f_{l3}' ($= f_l' - f_d$) の信号と、周波数 f_{h3}' ($= f_h' + f_d$) の信号とが歪成分として発生する。 $f_l' \leq f_l < f_h \leq h'$ である。

また、第2の増幅器4が持つ非線形性によって、第2の増幅器4の出力端子4aには、周波数 f_{l3}' の信号と、周波数 f_{h3}' の信号とが歪成分として発生する。

第1の増幅器3の出力端子3a及び第2の増幅器4の出力端子4aのそれぞれに現れている歪成分である周波数 f_l' 、 f_l 、 f_h 、 h' の信号は、第1の周波数 f_l の信号及び第2の周波数 f_h の信号を含んでいる入力信号である場合と同様の原理で抑圧される。

[0032] 実施の形態2.

上記実施の形態1では、歪補償回路5が、第3の増幅器11を備えている例を示している。この実施の形態2では、歪補償回路5が、第3の増幅器11のほかに、第3の増幅器11の出力信号における振幅及び位相のそれぞれを調整し、振幅及び位相を調整した出力信号を第2のバイアス回路12に出力する調整回路21を備えている例を説明する。

[0033] 図6は、この発明の実施の形態2による電力増幅器を示す構成図であり、図6において、図1と同一符号は同一または相当部分を示すので説明を省略する。

調整回路21は、移相器22及びフィルタ23を備えている。

調整回路21は、第3の増幅器11の出力信号における振幅及び位相のそれぞれを調整し、振幅及び位相を調整した出力信号を第2のバイアス回路12に出力する回路である。

移相器22は、第3の増幅器11の出力信号の位相を変える回路である。

フィルタ23は、第3の増幅器11の出力信号の振幅を変える回路である。

。

[0034] 次に動作について説明する。

第1の増幅器3と第2の増幅器4は、例えば、製造ばらつきなどが原因で、必ずしも同一の性能でない場合がある。

バイアス回路8, 9, 10, 12についても、例えば、製造ばらつきなどが原因で、必ずしも同一の性能でない場合がある。

[0035] このような場合、第3の増幅器11における周波数 f_d の差分周波数成分の増幅率が2倍で、周波数 f_d の差分周波数成分の通過位相が180度であっても、合成回路13から出力される歪成分が十分に抑圧されないことがある。

この実施の形態2では、第1の増幅器3と第2の増幅器4が同一の性能でない場合、あるいは、バイアス回路8, 9, 10, 12が同一の性能でない場合でも、合成回路13から出力される歪成分を十分に抑圧できるようにするため、歪補償回路5が調整回路21を備えている。

[0036] 第1の増幅器3が持つ非線形性及び第2の増幅器4が持つ非線形性は、入力端子1から入力される信号のレベルに応じて変化する。

また、第1の増幅器3が持つ非線形性及び第2の増幅器4が持つ非線形性は、第1の増幅器3の出力信号のレベル及び第2の増幅器4の出力信号のレベルのほか、第1の増幅器3の動作温度及び第2の増幅器4の動作温度によっても変化する。

このため、移相器22における信号の移相量及びフィルタ23における信号の減衰量は、入力信号のレベルと、第1の増幅器3の出力信号のレベル及び第2の増幅器4の出力信号のレベルと、第1の増幅器3の動作温度及び第2の増幅器4の動作温度とに従って決定される。

[0037] 以上で明らかのように、この実施の形態2によれば、歪補償回路5が、第3の増幅器11の出力信号の振幅及び位相を調整し、振幅及び位相を調整した出力信号を第2のバイアス回路12に出力する調整回路21を備えるように構成したので、第1の増幅器3と第2の増幅器4が同一の性能でない場合、あるいは、バイアス回路8, 9, 10, 12が同一の性能でない場合でも

、合成回路 1 3 から出力される歪成分を抑圧することができる効果を奏する。

[0038] 実施の形態 3.

上記実施の形態 2 では、歪補償回路 5 が、調整回路 2 1 を備えている例を示している。この実施の形態 3 では、歪補償回路 5 が、調整回路 2 1 のほかに、調整回路 2 1 による振幅及び位相の調整量を制御する制御回路 2 4 を備えている例を説明する。

[0039] 図 7 は、この発明の実施の形態 3 による電力増幅器を示す構成図であり、図 7 において、図 6 と同一符号は同一または相当部分を示すので説明を省略する。

制御回路 2 4 は、調整回路 2 1 による振幅及び位相の調整量として、移相器 2 2 における信号の移相量及びフィルタ 2 3 における信号の減衰量のそれぞれを調整するとともに、第 3 の増幅器 1 1 における周波数 f_d の差分周波数成分の増幅率及び通過位相のそれぞれを調整する回路である。

[0040] 次に動作について説明する。

制御回路 2 4 は、例えば、第 1 の増幅器 3 の動作温度及び第 2 の増幅器 4 の動作温度と、第 3 の増幅器 1 1 における増幅率及び通過位相との対応関係を示すテーブルを備えている。

また、制御回路 2 4 は、例えば、第 1 の増幅器 3 の動作温度及び第 2 の増幅器 4 の動作温度と、移相器 2 2 における信号の移相量との対応関係を示すテーブルを備えている。

また、制御回路 2 4 は、例えば、第 1 の増幅器 3 の動作温度及び第 2 の増幅器 4 の動作温度と、フィルタ 2 3 における信号の減衰量との対応関係を示すテーブルを備えている。

[0041] 制御回路 2 4 は、第 1 の増幅器 3 の動作温度及び第 2 の増幅器 4 の動作温度を示す温度情報を収集し、テーブルを参照して、温度情報が示す動作温度に対応する第 3 の増幅器 1 1 における増幅率及び通過位相を特定する。

制御回路 2 4 は、第 3 の増幅器 1 1 における増幅率及び通過位相が、特定

した増幅率及び通過位相と一致するように第3の増幅器11を制御する。

制御回路24は、テーブルを参照して、温度情報が示す動作温度に対応する移相器22における信号の移相量を特定する。

制御回路24は、移相器22における信号の移相量が、特定した移相量と一致するように移相器22を制御する。

制御回路24は、テーブルを参照して、温度情報が示す動作温度に対応するフィルタ23における信号の減衰量を特定する。

制御回路24は、フィルタ23における信号の減衰量が、特定した減衰量と一致するようにフィルタ23を制御する。

[0042] ここでは、制御回路24が、温度情報が示す動作温度に基づいて、第3の増幅器11、移相器22及びフィルタ23のそれぞれを制御する例を示したが、これに限るものではない。

例えば、制御回路24が、入力端子1から入力される信号のレベル、あるいは、第1の増幅器3の出力信号のレベル及び第2の増幅器4の出力信号のレベルに基づいて、第3の増幅器11、移相器22及びフィルタ23のそれぞれを制御するようにしてもよい。

[0043] 以上で明らかなように、この実施の形態3によれば、調整回路21による振幅の調整量及び位相の調整量のそれぞれを制御する制御回路24を備えるように構成したので、動作温度などが変化しても、合成回路13から出力される歪成分を抑圧することができる効果を奏する。

[0044] なお、本願発明はその発明の範囲内において、各実施の形態の自由な組み合わせ、あるいは各実施の形態の任意の構成要素の変形、もしくは各実施の形態において任意の構成要素の省略が可能である。

産業上の利用可能性

[0045] この発明は、第1の周波数の信号及び第2の周波数の信号を含んでいる入力信号を増幅する電力増幅器に適している。

符号の説明

[0046] 1 入力端子、2 分配回路、3 第1の増幅器、3 a 第1の増幅器3

の出力端子、4 第2の増幅器、4 a 第2の増幅器4の出力端子、5 歪補償回路、6 電源端子、7 電源端子、8 バイアス回路、9 バイアス回路、10 第1のバイアス回路、11 第3の増幅器、12 第2のバイアス回路、13 合成回路、14 出力端子、21 調整回路、22 移相器、23 フィルタ、24 制御回路、30 線路。

請求の範囲

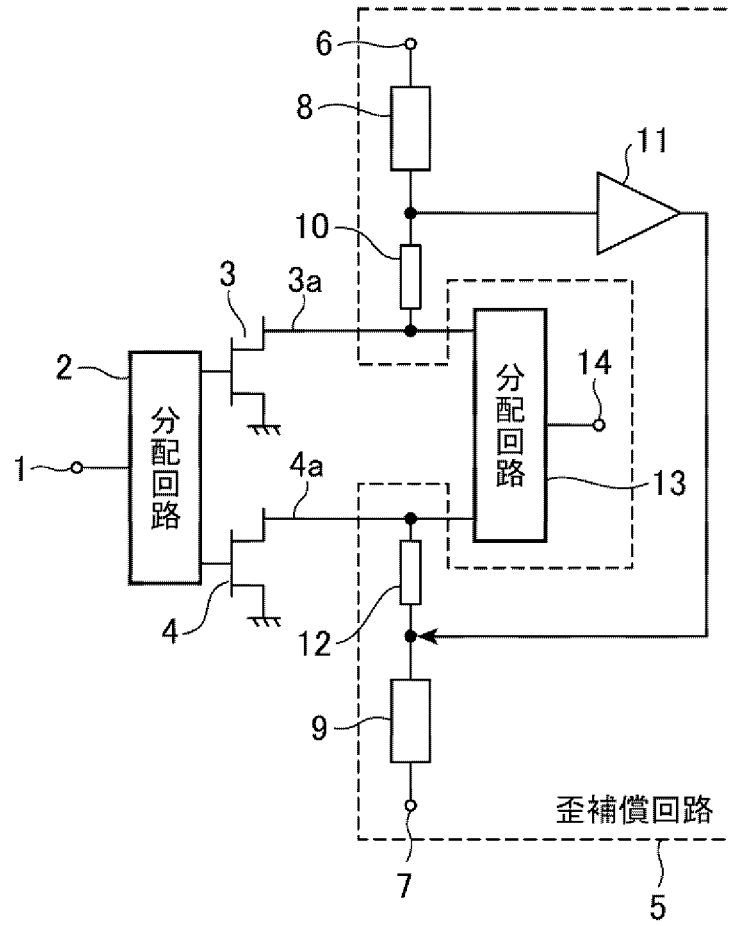
- [請求項1] 第1の周波数の信号及び第2の周波数の信号を含んでいる入力信号を分配する分配回路と、
前記分配回路により分配された一方の入力信号を増幅し、増幅後の入力信号として第1の増幅信号を出力する第1の増幅器と、
前記分配回路により分配された他方の入力信号を増幅し、増幅後の入力信号として第2の増幅信号を出力する第2の増幅器と、
前記第1の増幅器から出力された第1の増幅信号に含まれている前記第1の周波数と前記第2の周波数との差分の周波数の成分である差分周波数成分の振幅を増幅するとともに、前記差分周波数成分の位相を移相し、増幅及び移相後の差分周波数成分を前記第2の増幅器の出力端子に与える歪補償回路と、
前記第1の増幅器から出力された第1の増幅信号と、前記第2の増幅器の出力端子に現れている信号とを合成する合成回路と
を備えた電力増幅器。
- [請求項2] 前記歪補償回路は、前記差分周波数成分の振幅を2倍に増幅するとともに、前記差分周波数成分の位相を180度移相することを特徴とする請求項1記載の電力増幅器。
- [請求項3] 前記歪補償回路は、
前記第1の増幅器から出力された第1の増幅信号に含まれている差分周波数成分を通過させる第1のバイアス回路と、
前記第1のバイアス回路を通過してきた差分周波数成分の振幅を2倍に増幅するとともに、前記差分周波数成分の位相を180度移相する第3の増幅器と、
前記第3の増幅器の出力信号を前記第2の増幅器の出力端子に与える第2のバイアス回路とを備えていることを特徴とする請求項2記載の電力増幅器。
- [請求項4] 前記歪補償回路は、

前記第3の増幅器の出力信号における振幅及び位相のそれぞれを調整し、振幅及び位相を調整した出力信号を前記第2のバイアス回路に出力する調整回路を備えたことを特徴とする請求項3記載の電力増幅器。

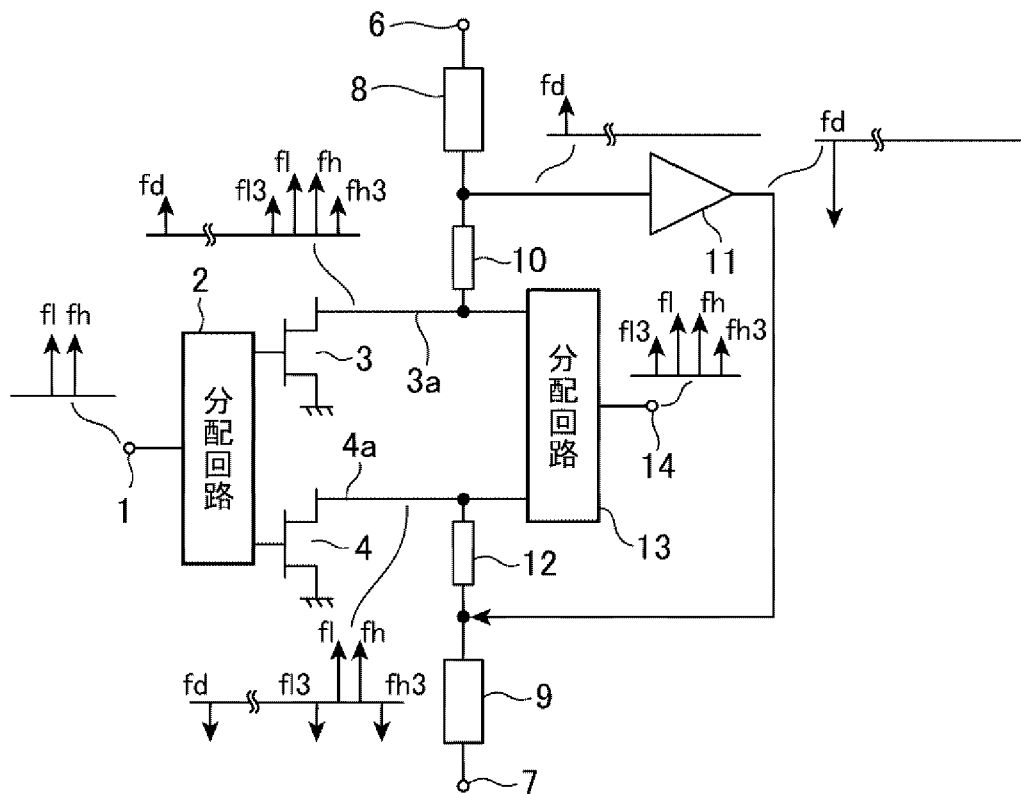
[請求項5] 前記調整回路による振幅の調整量及び位相の調整量のそれぞれを制御する制御回路を備えたことを特徴とする請求項4記載の電力増幅器。

[請求項6] 前記分配回路により分配される入力信号は、前記第1の周波数及び前記第2の周波数を含む帯域幅を有する信号であることを特徴とする請求項1記載の電力増幅器。

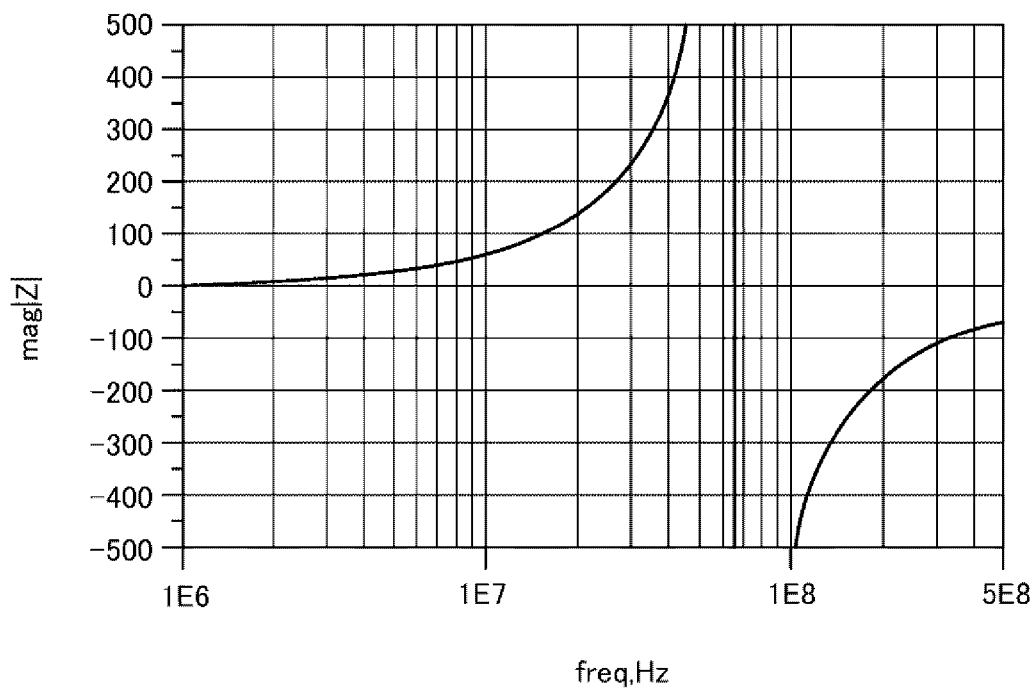
[図1]



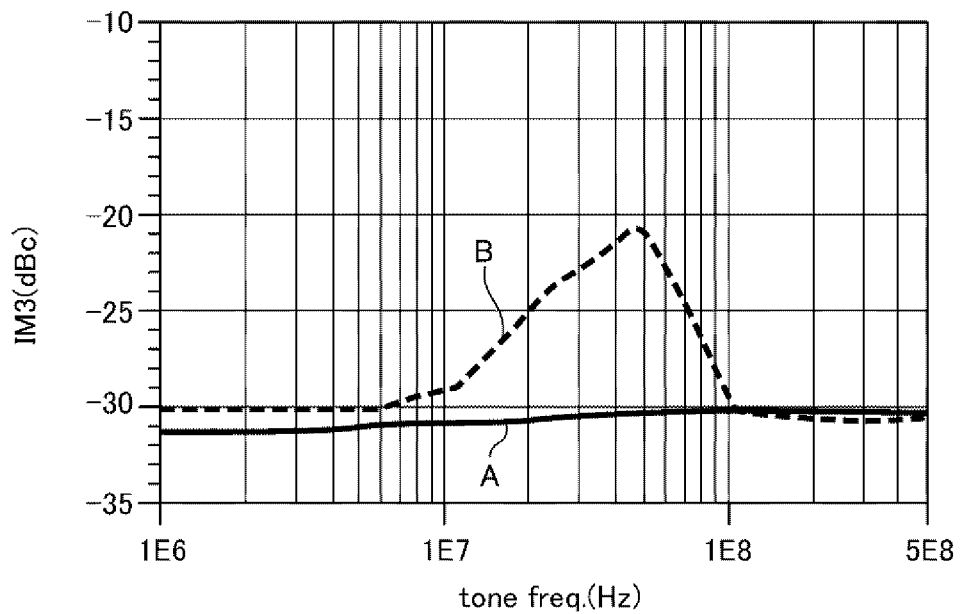
[図2]



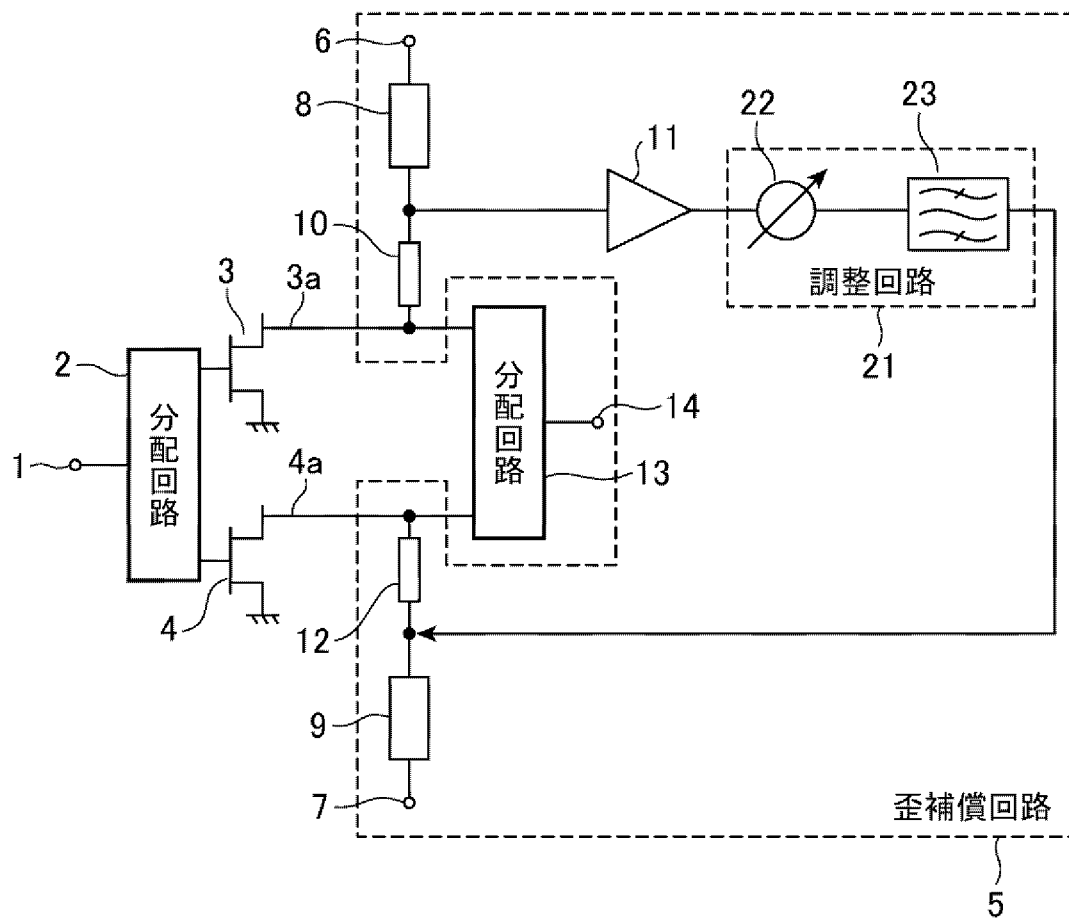
[図3]



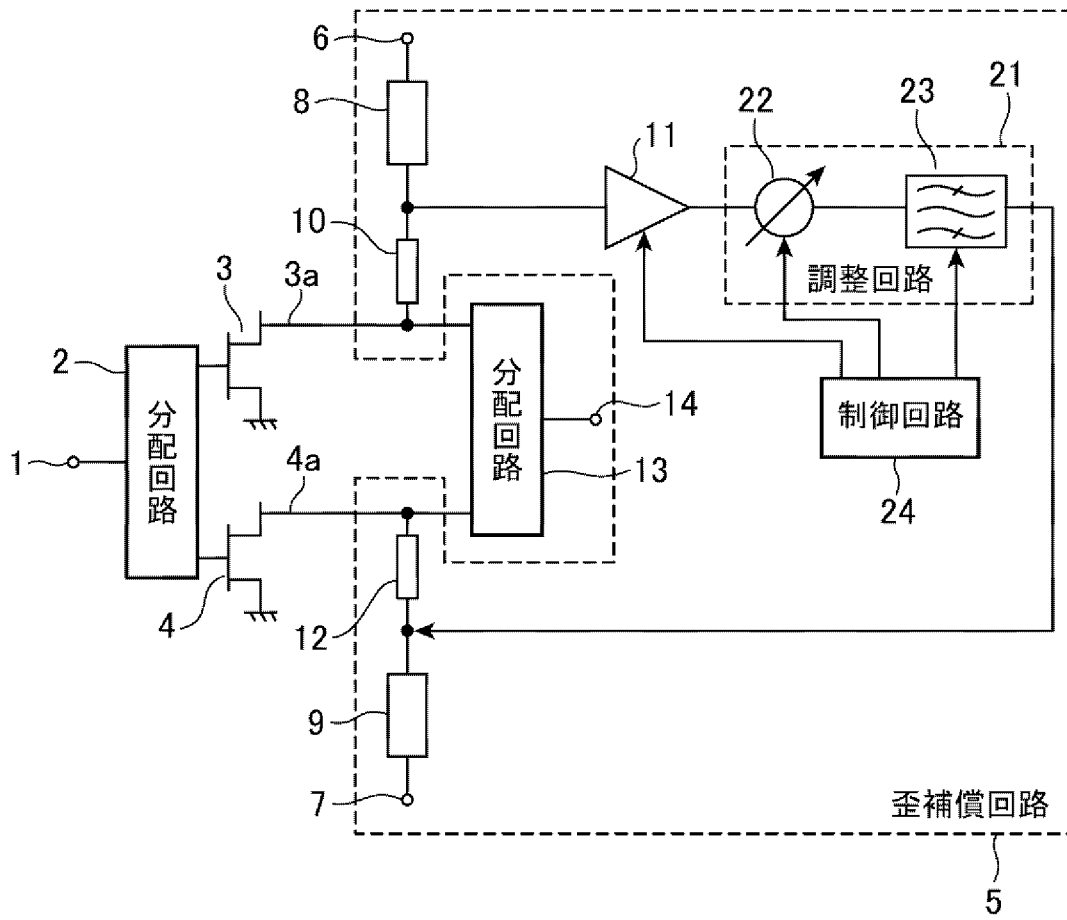
[図4]



[図6]



[図7]



INTERNATIONAL SEARCH REPORT

International application No.
PCT/JP2017/019892

A. CLASSIFICATION OF SUBJECT MATTER
H03F1/32(2006.01) i, H03F3/21(2006.01) i

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)
H03F1/32, H03F3/21

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho	1922-1996	Jitsuyo Shinan Toroku Koho	1996-2017
Kokai Jitsuyo Shinan Koho	1971-2017	Toroku Jitsuyo Shinan Koho	1994-2017

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	JP 2008-28746 A (Hitachi Kokusai Electric Inc.), 07 February 2008 (07.02.2008), entire text; all drawings (Family: none)	1-6
A	JP 2003-174334 A (Matsushita Electric Industrial Co., Ltd.), 20 June 2003 (20.06.2003), paragraphs [0070] to [0088]; fig. 7 to 8 (Family: none)	1-6
A	WO 2007/123040 A1 (NEC Corp.), 01 November 2007 (01.11.2007), paragraphs [0025] to [0034]; fig. 4 & US 2009/0072901 A1 paragraphs [0102] to [0111]; fig. 4	1-6

Further documents are listed in the continuation of Box C. See patent family annex.

* Special categories of cited documents:	"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention
"A" document defining the general state of the art which is not considered to be of particular relevance	"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone
"E" earlier application or patent but published on or after the international filing date	"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art
"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)	"&" document member of the same patent family
"O" document referring to an oral disclosure, use, exhibition or other means	
"P" document published prior to the international filing date but later than the priority date claimed	

Date of the actual completion of the international search 02 August 2017 (02.08.17)	Date of mailing of the international search report 15 August 2017 (15.08.17)
--	---

Name and mailing address of the ISA/ Japan Patent Office 3-4-3, Kasumigaseki, Chiyoda-ku, Tokyo 100-8915, Japan	Authorized officer Telephone No.
--	---

A. 発明の属する分野の分類 (国際特許分類 (IPC)) Int.Cl. H03F1/32(2006.01)i, H03F3/21(2006.01)i										
B. 調査を行った分野 調査を行った最小限資料 (国際特許分類 (IPC)) Int.Cl. H03F1/32, H03F3/21										
最小限資料以外の資料で調査を行った分野に含まれるもの <table border="0"> <tr> <td>日本国実用新案公報</td> <td>1922-1996年</td> </tr> <tr> <td>日本国公開実用新案公報</td> <td>1971-2017年</td> </tr> <tr> <td>日本国実用新案登録公報</td> <td>1996-2017年</td> </tr> <tr> <td>日本国登録実用新案公報</td> <td>1994-2017年</td> </tr> </table>			日本国実用新案公報	1922-1996年	日本国公開実用新案公報	1971-2017年	日本国実用新案登録公報	1996-2017年	日本国登録実用新案公報	1994-2017年
日本国実用新案公報	1922-1996年									
日本国公開実用新案公報	1971-2017年									
日本国実用新案登録公報	1996-2017年									
日本国登録実用新案公報	1994-2017年									
国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)										
C. 関連すると認められる文献										
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号								
A	JP 2008-28746 A (株式会社日立国際電気) 2008.02.07, 全文, 全図 (ファミリーなし)	1-6								
A	JP 2003-174334 A (松下電器産業株式会社) 2003.06.20, 段落[0070]-[0088], 図7-8 (ファミリーなし)	1-6								
A	WO 2007/123040 A1 (日本電気株式会社) 2007.11.01, 段落[0025]-[0034], 図4 & US 2009/0072901 A1, paragraphs [0102] to [0111], figure 4	1-6								
<input type="checkbox"/> C欄の続きにも文献が列挙されている。 <input type="checkbox"/> パテントファミリーに関する別紙を参照。										
* 引用文献のカテゴリー 「A」 特に関連のある文献ではなく、一般的技術水準を示すもの 「E」 国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの 「L」 優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す) 「O」 口頭による開示、使用、展示等に言及する文献 「P」 国際出願日前で、かつ優先権の主張の基礎となる出願日の後に公表された文献 「T」 国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの 「X」 特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの 「Y」 特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの 「&」 同一パテントファミリー文献										
国際調査を完了した日 02.08.2017	国際調査報告の発送日 15.08.2017									
国際調査機関の名称及びあて先 日本国特許庁 (ISA/J P) 郵便番号100-8915 東京都千代田区霞が関三丁目4番3号	特許庁審査官 (権限のある職員) 緒方 寿彦 電話番号 03-3581-1101 内線 3576	5W 8321								