

(12) International Application Status Report

Received at International Bureau: 19 January 2021 (19.01.2021)

Information valid as of: 28 June 2021 (28.06.2021)

Report generated on: 18 October 2021 (18.10.2021)

(10) Publication number:

WO2021/144126

(43) Publication date:

22 July 2021 (22.07.2021)

(26) Publication language:

English (EN)

(21) Application Number:

PCT/EP2020/087570

(22) Filing Date:

22 December 2020 (22.12.2020)

(25) Filing language:

English (EN)

(31) Priority number(s):

2000587.2 (GB)

(31) Priority date(s):

15 January 2020 (15.01.2020)

(31) Priority status:

Priority document received (in compliance with PCT Rule 17.1)

(51) International Patent Classification:

G06F 15/173 (2006.01); *G06N 3/063* (2006.01)

(71) Applicant(s):

GRAPHCORE LIMITED [GB/GB]; 11-19 Wine Street Bristol BS1 2PH (GB) *(for all designated states)*

(72) Inventor(s):

HUSE, Lars Paul; Tiurveien 1 N-1415 Oppgard (NO)

(74) Agent(s):

KEELING, THOMAS; PAGE WHITE & FARRER Bedford House John Street London Greater London WC1N 2BF (GB)

(54) Title (EN): CONTROL OF DATA TRANSFER BETWEEN PROCESSORS

(54) Title (FR): CONTRÔLE DU TRANSFERT DE DONNÉES ENTRE PROCESSEURS

(57) Abstract:

(EN): A data processing system comprising a plurality of processors, wherein each of the processors is configured to perform data transfer operations to transfer outgoing data to one or more others of the processors during a first of the exchange stages; receive incoming data from the one or more others of the processors during the first of the exchange stages; determine further outgoing data in dependence upon at least part of the incoming data; count an amount of at least part the incoming data received during the first of the exchange stages from the one or more others of the processors; and in response to determining that the amount of the at least part of the incoming data received has reached a predefined amount, perform data transfer operations to transfer the further outgoing data to the one or more others of the processors during a second of the exchange stages.

(FR): L'invention concerne un système de traitement de données comportant une pluralité de processeurs, chacun des processeurs étant configuré pour effectuer des opérations de transfert de données pour transférer des données sortantes à un ou plusieurs autres des processeurs pendant un premier stade parmi les stades d'échange; recevoir des données entrantes en provenance de l'autre ou des autres processeurs pendant le premier des stades d'échange; déterminer des données sortantes supplémentaires en fonction d'au moins une partie des données entrantes; compter une quantité d'au moins une partie des données entrantes reçues pendant le premier des stades d'échange en provenance de l'autre ou des autres processeurs; et en réponse à la détermination du fait que la quantité de la partie au moins des données entrantes reçues a atteint une quantité prédéfinie, effectuer des opérations de transfert de données pour transférer les données sortantes supplémentaires à l'autre ou aux autres des processeurs pendant un second stade des stades d'échange.

International search report:

Received at International Bureau: 08 April 2021 (08.04.2021) [EP]

International Report on Patentability (IPRP) Chapter II of the PCT:

Not available

(81) Designated States:

AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, IT, JO, JP, KE, KG, KH, KN, KP, KR, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, WS, ZA, ZM, ZW

European Patent Office (EPO) : AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR

African Intellectual Property Organization (OAPI) : BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG

African Regional Intellectual Property Organization (ARIPO) : BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, ST, SZ, TZ, UG, ZM, ZW

Eurasian Patent Organization (EAPO) : AM, AZ, BY, KG, KZ, RU, TJ, TM