

# (12) International Application Status Report

**Received at International Bureau:** 09 October 2017 (09.10.2017)

**Information valid as of:** 11 March 2019 (11.03.2019)

**Report generated on:** 28 January 2020 (28.01.2020)

**(10) Publication number:**

WO2019/066928

**(43) Publication date:**

04 April 2019 (04.04.2019)

**(26) Publication language:**

English (EN)

**(21) Application Number:**

PCT/US2017/054420

**(22) Filing Date:**

29 September 2017 (29.09.2017)

**(25) Filing language:**

English (EN)

**(51) International Patent Classification:**

**G06F 1/32** (2006.01); **G08B 21/18** (2006.01); **G05B 23/02** (2006.01); **G05B 1/03** (2006.01)

**(71) Applicant(s):**

INTEL CORPORATION [US/US]; 2200 Mission College Boulevard Santa Clara, California 95054 (US) *(for all designated states)*

**(72) Inventor(s):**

LEHWALDER, Philip; 5852 NE Wetherby Street Hillsboro, Oregon 97124 (US)

SANTUCCI, Robert; 1398 W Windhaven Ave Gilbert, Arizona 85233 (US)

SCHIFF, Tod; 8902 NW Benson St Portland, Oregon 97229 (US)

**(74) Agent(s):**

AUYEUNG, Al; Schwabe, Williamson & Wyatt, P.C. 1211 SW 5th Avenue, Suite 1500-1900 Portland, Oregon 97204 (US)

**(54) Title (EN):** POWER MONITORING FOR A PROCESSING PLATFORM

**(54) Title (FR):** SURVEILLANCE D'ÉNERGIE POUR UNE PLATE-FORME DE TRAITEMENT

**(57) Abstract:**

**(EN):** Power monitoring circuitry is provided to monitor an input system power profile of processing tasks executing on a processing platform. An input is provided to receive from the processing platform, a processing system signal indicating a power being consumed by the processing platform. A counter is provided to store a count value corresponding to an accumulated number or amount of times that a warning threshold condition associated with a warning threshold value is satisfied by the received processing system signal in a count-accumulation time interval. The count value is supplied to a power control circuit of the processing platform via a bus in response to a read request from the power control circuit, the power control circuit being responsive to the count value to control a performance level of the processing platform.

**(FR):** Selon la présente invention, des circuits de surveillance d'énergie sont prévus afin de surveiller un profil d'énergie de système d'entrée de tâches de traitement s'exécutant sur une plate-forme de traitement. Une entrée est prévue afin de recevoir en provenance de la plate-forme de traitement, un signal de système de traitement indiquant une énergie consommée par la plate-forme de traitement. Un compteur est prévu pour stocker une valeur de comptage correspondant à un nombre ou une quantité cumulé de fois qu'une condition de seuil d'avertissement associée à une valeur de seuil d'avertissement est satisfaite par le signal de système de traitement reçu dans un intervalle de temps d'accumulation de comptage. La valeur de comptage est fournie à un circuit de commande d'énergie de la plate-forme de traitement par l'intermédiaire d'un bus en réponse à une demande de lecture provenant du circuit de commande de puissance, le circuit de commande d'énergie étant sensible à la valeur de comptage afin de commander un niveau de performance de la plate-forme de traitement.

**International search report:**

Received at International Bureau: 28 June 2018 (28.06.2018) [KR]

**International Report on Patentability (IPRP) Chapter II of the PCT:**

Not available

**(81) Designated States:**

AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, JO, JP, KE, KG, KH, KN, KP,

KR, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW

European Patent Office (EPO) : AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR

African Intellectual Property Organization (OAPI) : BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG  
African Regional Intellectual Property Organization (ARIPO) : BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, ST, SZ, TZ, UG, ZM, ZW

Eurasian Patent Organization (EAPO) : AM, AZ, BY, KG, KZ, RU, TJ, TM

**Declarations:**

Declaration of inventorship (Rules 4.17(iv) and 51bis.1(a)(iv)) for the purposes of the designation of the United States of America