

(12) International Application Status Report

Received at International Bureau: 28 September 2017 (28.09.2017)

Information valid as of: 28 December 2017 (28.12.2017)

Report generated on: 16 July 2019 (16.07.2019)

(10) Publication number:

WO2018/046679

(43) Publication date:

15 March 2018 (15.03.2018)

(26) Publication language:

German (DE)

(21) Application Number:

PCT/EP2017/072617

(22) Filing Date:

08 September 2017 (08.09.2017)

(25) Filing language:

German (DE)

(31) Priority number(s):

10 2016 117 056.9 (DE)

(31) Priority date(s):

12 September 2016 (12.09.2016)

(31) Priority status:

Priority document received (in compliance with PCT Rule 17.1)

(51) International Patent Classification:

G06F 9/445 (2018.01); **G06F 21/64** (2013.01); **G06F 11/08** (2006.01)

(71) Applicant(s):

HELLA GMBH & CO. KGAA [DE/DE]; Rixbecker Straße 75 59552 Lippstadt (DE) *(for all designated states)*

(72) Inventor(s):

KHANDWEKAR, Aditya; Brüderstraße 29 59555 Lippstadt (DE)

SCHMITZ, Thomas; Im Weidekamp 13 59558 Lippstadt (DE)

(54) Title (EN): METHOD FOR SECURELY PROVIDING STORED INFORMATION IN AN ELECTRONIC COMPONENT

(54) Title (FR): PROCÉDÉ DE FOURNITURE SÉCURISÉE D'INFORMATIONS MÉMORISÉES SUR UN COMPOSANT ÉLECTRONIQUE

(54) Title (DE): VERFAHREN ZUR SICHEREN BEREITSTELLUNG VON GESPEICHERTEN INFORMATIONEN BEI EINER ELEKTRONIKKOMPONENTE

(57) Abstract:

(EN): Method for securely providing stored information in an electronic component (10) having a nonvolatile data memory (11), having the following steps: - reading at least two data structures (200) from the nonvolatile data memory (11), - performing a respective error check (100) for each of the data structures (200), so that a respective data correctness of the respective data structure (200) is confirmed, - ascertaining at least one respective version feature (220) from each of the data structures (200), - performing a version check (110) for the data structures (200) on the basis of the ascertained version features (220), so that a defined version dependency between the data structures (200) is confirmed, - ascertaining a respective piece of useful data information (210) from each of the data structures (200), - performing a redundancy check (120) for the data structures (200), so that a match for the ascertained useful data information (210) of the data structures (200) is confirmed, - providing at least one of the pieces of matching useful data information (210) on the basis of the error check (100) and the version check (110) and the redundancy check (120).

(FR): La présente invention concerne un procédé de fourniture sécurisée d'informations mémorisées sur un composant électronique (10), au moyen d'un magasin de données non volatile (11), comportant les étapes suivantes consistant à: lire au moins deux structures de données (200), à partir de la mémoire de données non volatile (11); effectuer un contrôle d'erreur (100) respectif sur chacune des structures de données (200) de sorte que, dans chaque cas, une exactitude des données de la structure de données (200) respective soit confirmée; déterminer au moins une caractéristique de version (220) de chacune des structures de données (200); effectuer un contrôle de version (110) sur les structures de données (200), en fonction des caractéristiques de version (220) déterminées, de sorte qu'une dépendance de version définie entre les structures de données (200) soit confirmée; déterminer, dans chaque cas, des informations de données utiles (210), à partir de chacune des structures de données (200); effectuer un contrôle de redondance (120) sur les structures de données (200) de sorte qu'une correspondance des informations de données utiles (210) contrôlées des structures de données (200) soit confirmée; fournir au moins l'une des informations de données utiles (210) correspondantes, en fonction du contrôle d'erreur (100) et du contrôle de version (110) et du contrôle de redondance (120).

(DE): Verfahren zur sicheren Bereitstellung von gespeicherten Informationen bei einer Elektronikkomponente (10) mit einem nicht-flüchtigen Datenspeicher (11), mit den nachfolgenden Schritten: - Auslesen von wenigstens zwei Datenstrukturen (200) aus dem nicht-flüchtigen Datenspeicher (11), - Durchführen von jeweils einer Fehlerprüfung (100) bei jeder der

Datenstrukturen (200), sodass jeweils eine Datenkorrektheit der jeweiligen Datenstruktur (200) bestätigt wird, - Ermitteln von jeweils wenigstens einem Versionsmerkmal (220) aus jeder der Datenstrukturen (200), - Durchführen einer Versionsprüfung (110) bei den Datenstrukturen (200) anhand der ermittelten Versionsmerkmale (220), sodass eine definierte Versionsabhängigkeit zwischen den Datenstrukturen (200) bestätigt wird, - Ermitteln von jeweils einer Nutzdateninformation (210) aus jeder der Datenstrukturen (200), - Durchführen einer Redundanzprüfung (120) bei den Datenstrukturen (200), sodass eine Übereinstimmung der ermittelten Nutzdateninformationen (210) der Datenstrukturen (200) bestätigt wird, - Bereitstellen wenigstens einer der übereinstimmenden Nutzdateninformationen (210) in Abhängigkeit von der Fehlerprüfung (100) und der Versionsprüfung (110) und der Redundanzprüfung (120).

International search report:

Received at International Bureau: 09 January 2018 (09.01.2018) [EP]

International Report on Patentability (IPRP) Chapter II of the PCT:

Not available

(81) Designated States:

AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, JO, JP, KE, KG, KH, KN, KP, KR, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW

European Patent Office (EPO) : AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR

African Intellectual Property Organization (OAPI) : BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG

African Regional Intellectual Property Organization (ARIPO) : BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, ST, SZ, TZ, UG, ZM, ZW

Eurasian Patent Organization (EAPO) : AM, AZ, BY, KG, KZ, RU, TJ, TM

Declarations:

Declaration of inventorship (Rules 4.17(iv) and 51bis.1(a)(iv)) for the purposes of the designation of the United States of America