

(12) International Application Status Report

Received at International Bureau: 14 December 2015 (14.12.2015)

Information valid as of: 12 August 2016 (12.08.2016)

Report generated on: 21 July 2019 (21.07.2019)

(10) Publication number:

WO2016/139851

(43) Publication date:

09 September 2016 (09.09.2016)

(26) Publication language:

Japanese (JA)

(21) Application Number:

PCT/JP2015/083041

(22) Filing Date:

25 November 2015 (25.11.2015)

(25) Filing language:

Japanese (JA)

(31) Priority number(s):

2015-042192 (JP)

(31) Priority date(s):

04 March 2015 (04.03.2015)

(31) Priority status:

Priority document received (in compliance with PCT Rule 17.1)

(51) International Patent Classification:

H04B 10/66 (2013.01); **H04B 10/272** (2013.01); **H04L 12/44** (2006.01)

(71) Applicant(s):

SUMITOMO ELECTRIC INDUSTRIES, LTD. [JP/JP]; 5-33, Kitahama 4-chome, Chuo-ku, Osaka-shi, Osaka 5410041 (JP) (*for all designated states*)

(72) Inventor(s):

FUNADA, Tomoyuki; c/o Osaka Works of SUMITOMO ELECTRIC INDUSTRIES, LTD., 1-3, Shimaya 1-chome, Konohana-ku, Osaka-shi, Osaka 5540024 (JP)

UMEDA, Daisuke; c/o Osaka Works of SUMITOMO ELECTRIC INDUSTRIES, LTD., 1-3, Shimaya 1-chome, Konohana-ku, Osaka-shi, Osaka 5540024 (JP)

TANAKA, Naruto; c/o Osaka Works of SUMITOMO ELECTRIC INDUSTRIES, LTD., 1-3, Shimaya 1-chome, Konohana-ku, Osaka-shi, Osaka 5540024 (JP)

(74) Agent(s):

FUKAMI PATENT OFFICE, P.C.; Nakanoshima Central Tower, 2-7, Nakanoshima 2-chome, Kita-ku, Osaka-shi, Osaka 5300005 (JP)

(54) Title (EN): DATA RECEPTION DEVICE

(54) Title (FR): DISPOSITIF DE RÉCEPTION DE DONNÉES

(54) Title (JA): データ受信装置

(57) Abstract:

(EN): Provided is a configuration for receiving multirate transmission data that are not necessarily in a multiplied relationship. A host substrate (20) includes a reception circuit (22), a cross-point switch (24), and a switch control circuit (26). The reception circuit (22) includes: a first reception unit (25) for receiving a first data signal transmitted at a first rate; and a second reception unit (27) for receiving a second data signal transmitted at a second rate that is different from the first rate. The cross-point switch (24) has input terminals (24a, 24b) and output terminals (24c, 24d). The cross-point switch (24) defines the signal path between the input terminals (24a, 24b) and the output terminals (24c, 24d); an inputted data signal is routed to the first reception unit and/or the second reception unit.

(FR): L'invention concerne une configuration pour recevoir des données de transmission à débits multiples qui ne sont pas nécessairement dans une relation multipliée. Un substrat hôte (20) comprend un circuit de réception (22), un commutateur à point de croisement (24), et un circuit de commande de commutateur (26). Le circuit de réception (22) comprend : une première unité de réception (25) pour recevoir un premier signal de données émis à un premier débit; et une seconde unité de réception (27) pour recevoir un second signal de données émis à une seconde vitesse qui est différente de la première vitesse. Le commutateur à point de croisement (24) a des bornes d'entrée (24a, 24b) et des bornes de sortie (24c, 24d). Le commutateur à point de croisement (24a, 24b) définit le chemin de signal entre les bornes d'entrée (24a, 24b) et les bornes de sortie (24c, 24d); un signal de données entré est acheminé vers la première unité de réception et/ou la seconde unité de réception.

(JA): 必ずしも遜倍関係にないマルチレートの伝送データを受信するための構成を提供する。ホスト基板(20)は、受信回路(22)と、クロスポイントスイッチ(24)と、スイッチ制御回路(26)とを含む。受信回路(22)は、第1のレートで伝送された第1のデータ信号を受信するための受信部(25)と、第1のレートとは異なる第2のレートで伝送された第2のデータ信号を受信するための第2の受信部(27)とを含む。クロスポイントスイッチ(24)は、入力端子(24a, 24b)と、出力端子(24c, 24d)とを有する。クロスポイントスイッチ(24)は、入力端子(24a, 24b)と、出力端子(24c, 24d)との間に信号の経路を規定し、入力されたデータ信号を、第1の受信部および第2の受信部の一方または両方にルーティングする。

International search report:

Received at International Bureau: 28 December 2015 (28.12.2015) [JP]

International Report on Patentability (IPRP) Chapter II of the PCT:

Not available

(81) Designated States:

AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, KE, KG, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW

European Patent Office (EPO) : AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR

African Intellectual Property Organization (OAPI) : BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG

African Regional Intellectual Property Organization (ARIPO) : BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, ST, SZ, TZ, UG, ZM, ZW

Eurasian Patent Organization (EAPO) : AM, AZ, BY, KG, KZ, RU, TJ, TM